



ESDT 2010

1^{ère} édition du salon des solutions en conception et test électroniques

30-31 MARS & 1^{er} AVRIL 2009
PARIS EXPO – PORTE DE VERSAILLES

Premier rendez-vous des ingénieurs en conception et tests des systèmes électroniques, ESDT organisé par le BIRP Groupe Solutions se déroulera aux mêmes dates et lieu que les salons **EMBEDDED SYSTEMS** 18^{ème} salon des solutions informatiques temps réel et des systèmes embarqués, **DISPLAY**, 12^{ème} salon des solutions d'affichage et de visualisation électroniques, Machine To Machine, 5^{ème} salon des solutions **MtoM** qui regrouperont sur le même hall **6 000 visiteurs professionnels et plus de 200 sociétés exposantes.**

ESDT rassemblera les principaux acteurs spécialisés en System On Chip Design - Network on Chip Design -FPGA , DSP, MEMS, RF- Systèmes embarqués- Outils de test, de simulation et de validation - Hardware and software design- Signal analogique et mixte- Semiconductor IP- Modélisation- Plates-formes qui présenteront leurs offres aux visiteurs professionnels porteurs de projets

Parallèlement à la manifestation, se tiendra **le 1^{er} avril 2010**

Une conférence de 10h00 à 12h30 sur le thème :: Les problèmes d'intégration logiciel/matériel dans les systèmes embarqués

Les problèmes de partitionnement logiciel/matériel, d'interfaces logiciel/matériel, d'intégration logiciel/matériels sont toujours des sources de difficultés pour les concepteurs de systèmes embarqués. Méthodes et outils sont là pour maîtriser ces problèmes.