



ESDT 2010

1^{ère} édition du salon des solutions en conception et test électroniques

**30-31 MARS & 1^{er} AVRIL 2009
PARIS EXPO – PORTE DE VERSAILLES**

Selon une étude de Gary Smith EDA, le marché **mondial des outils de conception électronique** (produits et maintenance) **afficherait une croissance d'environ 1% en 2009 pour atteindre 4,1 milliards de dollars, ce marché devrait renouer avec des croissances à deux chiffres en 2010 et 2011**

Premier rendez-vous des ingénieurs en conception et tests des systèmes électroniques, ESDT organisé par le BIRP Groupe Solutions **rassemblera les principaux acteurs spécialisés** en System On Chip Design - Network on Chip Design -FPGA , DSP, MEMS, RF- Systèmes embarqués- Outils de test, de simulation et de validation - Hardware and software design- Signal analogique et mixte- Semiconductor IP- Modélisation- Plates-formes **qui présenteront leurs offres aux 6 000 visiteurs professionnels attendus (*)**

Parallèlement à la manifestation, se tiendront **des conférences et tables rondes** -basées sur des savoir faire, témoignages d'utilisateurs et applications pratiques- permettant l'échange d'idées, d'expériences et d'informations sur **l'évolution des méthodes de conception électronique et la problématique intégration logiciel/matériel.**

(*)ESDT 2010 se déroulera aux mêmes dates et lieu que les salons **rts EMBEDDED SYSTEMS** 18^{ème} salon des solutions informatiques temps réel et des systèmes embarqués, **DISPLAY**, 12^{ème} salon des solutions d'affichage et de visualisation électroniques, **Machine To Machine**, 5^{ème} salon des solutions **MtoM**, et **ESDT**, 1^{ère} édition du salon **Electronic System Design & Testing**, qui regrouperont 6 000 visiteurs professionnels et plus de 200 sociétés exposantes.